



📁 > Meus cursos > ARQUITETURA DE COMPUTADORES - Turma : ELI09 > Atividades > Revisão de Circuitos Lógicos - Prazo: 08/03/2018

Revisão de Circuitos Lógicos - Prazo: 08/03/2018

Prezado(a) aluno(a),

Nesta atividade, pretende-se revisar por meio do software Logisim as principais estruturas de circuitos lógicos. Pede-se para que o aluno faça um circuito no Logisim Evolution dos seguintes tópicos. O arquivo a ser enviado deve ser no formato .zip contendo todas as práticas.

1. Conversão Binário para código de Display de 7 segmentos para números de 0 a 99.
2. Mostre a elaboração de um circuito a partir da equação Booleana.
3. Flip-flop tipo D a partir das portas lógicas
4. Contador de 0 a 16
5. Divisor de Frequência em 10
6. Registradores de 8 bits
7. Circuito de Adição para 4 bits
8. Circuito de Subtração para 4 bits
9. Circuito de Multiplicação para 4 bits
10. Circuito de Divisão para 4 bits

Sumário de avaliação

Participantes	22
Enviado	0
Precisa de avaliação	0
Data de entrega	quinta, 8 Mar 2018, 23:55
Tempo restante	14 dias 15 horas

[Ver todos os envios](#)[Nota](#)

Navegação



Painel

▪ [Página inicial do site](#)

[Páginas do site](#)

[Meus cursos](#)

[Sala do Café - Graduação](#)

[ARQUITETURA DE COMPUTADORES - Turma : ELI09](#)

[Participantes](#)

 [Emblemas](#)

 [Competências](#)

