



SERVIÇO PÚBLICO FEDERAL  
MINISTÉRIO DA EDUCAÇÃO  
UNIVERSIDADE FEDERAL DE SÃO JOÃO DEL-REI

## **EDITAL DE ABERTURA – CPD Nº 025 – PROCESSO SELETIVO SIMPLIFICADO PARA CONTRATAÇÃO DE PROFESSOR SUBSTITUTO, DE 30 DE MAIO DE 2017.**

A Fundação Universidade Federal de São João del-Rei – UFSJ torna público o presente Processo Seletivo Simplificado para contratação de Professor Substituto, para o Departamento de Engenharia de Telecomunicações e Mecatrônica - DETEM, na área de Engenharia Elétrica, Subárea Circuitos Elétricos, Eletrônica e Redes, com validade de dois anos, podendo ser prorrogado por igual período.

### **1 DAS DISPOSIÇÕES PRELIMINARES**

1.1 O Processo Seletivo Simplificado será regido por este edital e pelo Edital de Condições Gerais, publicado no Diário Oficial da União de 09 de março de 2015, seção 03, página 26 e suas retificações, disponibilizados no endereço eletrônico de concursos da UFSJ

1.1.1 Para fins deste edital considera-se [http://www.ufsj.edu.br/progp/concurso\\_docentes.php](http://www.ufsj.edu.br/progp/concurso_docentes.php) como o endereço eletrônico de concursos.

1.2 Requisito Básico: Graduação em Engenharia Mecatrônica ou Engenharia Elétrica ou Engenharia de Computação ou Engenharia Eletrônica ou Engenharia de Controle e Automação ou Engenharia de Telecomunicações ou **E** Pós-graduação em Engenharia Mecatrônica ou Engenharia Elétrica ou Engenharia de Computação ou Engenharia Eletrônica ou Engenharia de Controle e Automação ou Engenharia de Telecomunicações.

**1.2.1 O requisito básico deverá ser comprovado mediante apresentação de Diploma devidamente registrado até a data do exame admissional, nos termos da legislação pertinente.**

1.1 Regime de Trabalho: até 40 (quarenta) horas semanais.

### **2 DA INSCRIÇÃO**

2.1 Período de Inscrição: de 5 a 12 de junho de 2017 (exceto feriados, recessos e finais de semana).

2.2 Valor da inscrição: R\$ 30,00 (trinta reais).

2.3 Local e Horário de Inscrição: Secretaria do DETEM, Sala 206 - Bloco 01, 2º andar - Campus Alto Paraopeba (CAP) - UFSJ, Rodovia MG 443, Km 07 - Ouro Branco - MG - CEP: 36.420-000, de 13h às 19h. Tel.: (31) 3749-7311.

2.3.1 Os documentos necessários para a inscrição no concurso poderão ser encaminhados, via SEDEX, com data de postagem até o dia 12 de junho de 2017.

2.4 Período para solicitação de isenção da taxa de inscrição: 5 a 7 de junho de 2017.

2.4.1 O resultado a solicitação de isenção será divulgado no endereço eletrônico, no link específico do concurso, até o dia 9 de junho de 2017.

### **3 DO NÚMERO DE VAGAS E REMUNERAÇÃO INICIAL**

3.1 Número de vagas: 01 (uma).

3.2 Remuneração:

Classe/Nível 1	Regime de Trabalho	Vencimento Básico (R\$)	Retribuição por Titulação (R\$)			
			Aperfeiçoamento	Especialização	Mestrado	Doutorado
Adjunto A – se Doutor Assistente A – se Mestre Auxiliar – se Graduado ou Especialista	20 horas	2.236,29	95,44	171,79	531,73	1.068,78
	40 horas	3.117,22	186,42	410,67	1.091,90	2.580,39

3.3 O pagamento de Retribuição por Titulação - RT fica condicionado à apresentação do diploma de conclusão de curso, conforme determinado pelo Ofício Circular nº 818/2016 – MP do Ministério do Planejamento, Desenvolvimento e Gestão de 09/12/2016, não sendo admitidos documentos que não o diploma.

3.4 Os aprovados, no ato da admissão, serão enquadrados de acordo com a titulação apresentada, fazendo jus à Retribuição por Titulação correspondente ao respectivo título, sendo vedada alteração posterior.

3.5 Os valores da remuneração especificados no item 3.2 serão acrescidos de auxílio-alimentação e de auxílio-transporte nos termos da legislação vigente.

#### 4 DAS PROVAS DO CONCURSO

4.1 O presente Processo Seletivo constará das seguintes provas, realizadas sequencialmente:

- 4.1.1 Prova Escrita;
- 4.1.2 Prova Didática;

4.2 A data prevista para o início das provas é **26 de junho de 2017**. A confirmação da data, juntamente com o horário e o local das provas, serão divulgados no endereço eletrônico, com antecedência mínima de 05 (cinco) dias do início das provas.

#### 5 DO PROGRAMA

5.1 Teoria de circuitos elétricos (Circuitos elétricos passivos em corrente contínua e alternada; Princípios de Análise de Circuitos - Leis das malhas, dos nós, superposição);

5.2 Dispositivos Eletrônicos: Diodos; Transistores Bipolares de Junção; Transistores de Efeito de Campo;

5.3 Eletrônica Digital: (Álgebra booleana; Simplificação de funções lógicas; Circuitos Combinacionais; Circuitos Sequenciais);

5.4 Redes de Computadores: (Camada Física; Camada de Enlace de Dados; Subcamada de Acesso ao Meio; Camada de Rede; Camada de Transporte; Camada de Aplicação; Segurança de Redes; Protocolos Internet).

#### 6 DAS DISPOSIÇÕES GERAIS

6.1 As ocorrências não previstas neste edital, os casos omissos e os casos duvidosos serão resolvidos, em caráter irrecorrível, pela Pró-Reitoria de Gestão e Desenvolvimento de Pessoas e/ou pela Unidade Acadêmica responsável, no que a cada um couber.

Assim, ficam todos os interessados cientes de que se encontram abertas as inscrições para o aludido Processo Seletivo Simplificado para contratação de Professor Substituto, no período anteriormente citado, expedindo-se o presente Edital que, para os devidos fins, será publicado no Diário Oficial da União e também divulgado em Entidades e Instituições de Ensino Superior, bem como na Internet, podendo ser acessado no sítio eletrônico da UFSJ.

Dado e passado nesta cidade de São João del-Rei, Estado de Minas Gerais, no dia 30 de maio de 2017, sendo assinado pela Pró-Reitora de Gestão e Desenvolvimento de Pessoas.

Geunice Tinôco Scola

## ANEXOS

INSCRIÇÃO Nº .....

### REQUERIMENTO DE INSCRIÇÃO

O(a) Senhor(a) \_\_\_\_\_,  
nacionalidade \_\_\_\_\_, estado civil \_\_\_\_\_,  
RG \_\_\_\_\_, CPF \_\_\_\_\_, e-mail \_\_\_\_\_,  
residente e domiciliado à  
Rua/Av. \_\_\_\_\_,  
nº \_\_\_\_\_ / Apto. \_\_\_\_\_, bairro \_\_\_\_\_, cidade \_\_\_\_\_,  
estado \_\_\_\_\_, CEP \_\_\_\_\_, telefone ( ) \_\_\_\_\_,  
celular ( ) \_\_\_\_\_, vem requerer sua inscrição como candidato ao  
Processo Seletivo Simplificado de Provas e Títulos para contratação de Professor  
Substituto, CPD nº 025/2017, na área de Engenharia Elétrica, Subárea Circuitos  
Elétricos, Eletrônica e Redes, para o Departamento de Engenharia de  
Telecomunicações e Mecatrônica, da Universidade Federal de São João del-Rei, e  
para tanto faz anexar os seguintes documentos:

1. Cópia de qualquer documento de identidade válido em todo o território nacional;
2. Comprovante de recolhimento da taxa de inscrição;

Candidato portador de deficiência? \_\_\_\_\_ Se afirmativo, qual?

\_\_\_\_\_  
(quando houver vaga para portador de deficiência)

Candidato necessita de condições especiais para realização do Processo Seletivo  
Simplificado? \_\_\_\_\_ Se afirmativo, qual?

\_\_\_\_\_

LOCAL E DATA

ASSINATURA DO CANDIDATO

## CRITÉRIOS E RELATÓRIO DE AVALIAÇÃO DA PROVA ESCRITA

Concurso: \_\_\_\_\_

Candidato(a): \_\_\_\_\_

Membro da Banca Examinadora: \_\_\_\_\_

Data: \_\_\_\_ / \_\_\_\_ / \_\_\_\_\_

<b>Desenvolvimento</b>	<b>Limite de Pontos</b>	<b>Nota Obtida</b>	<b>Observações</b>
1. Contextualização do tema	1,0		
2. Apresentação sequencial do conteúdo (Introdução, objetivo, desenvolvimento e conclusão)	2,0		
3. Qualidade e atualidade das informações	2,0		
4. Exatidão e domínio na exposição do conteúdo	3,0		
5. Exposição clara e objetiva com fluência e adequação da linguagem.	2,0		
<b>Total</b>	<b>10,0</b>		

*“4.2. Ao final de cada uma das provas do Processo Seletivo Simplificado, cada membro da Banca Examinadora atribuirá ao candidato uma nota de 0,0 (zero) a 10,0 (dez). A nota final de cada prova será calculada pela média aritmética simples das notas atribuídas por cada membro de banca, sem arredondamentos, com uma casa decimal.” (Fragmento retirado do Edital de Condições Gerais)*

## CRITÉRIOS E RELATÓRIO DE AVALIAÇÃO DA PROVA DIDÁTICA

Concurso: \_\_\_\_\_

Candidato(a): \_\_\_\_\_

Membro da Banca Examinadora: \_\_\_\_\_

Data: \_\_\_\_ / \_\_\_\_ / \_\_\_\_

Critérios	Limite de pontos	Nota Obtida
<b>PLANO DE AULA</b>	<b>10</b>	
Título (coerência do título com o tema sorteado)	1,5	
Objetivos	1,5	
Conteúdo	2,0	
Sequência lógica do conteúdo	3,0	
Referências	1,0	
Qualidade das referências	1,0	
<b>APRESENTAÇÃO ORAL</b>	<b>40</b>	
Clareza e objetividade	10	
Uso da linguagem gramaticalmente correta	5	
Uso de linguagem científica	5	
Domínio e segurança na exposição	5	
Adequação ao tempo definido no edital	15	
<b>CONTEÚDO</b>	<b>40</b>	
Adequação dos objetivos ao tema	5	
Contextualização do tema (explicitação da relevância do tema proposto)	5	
Apresentação sequencial do conteúdo (introdução, desenvolvimento e conclusão)	10	
Exatidão do conteúdo apresentado	5	
Distribuição adequada do tempo por objetivos	10	
Cumprimento dos objetivos	5	
<b>USO DE RECURSOS INSTRUCIONAIS</b>	<b>10</b>	
Adequação e pertinência dos recursos	3	
Qualidade da utilização do recurso escolhido – clareza, estética, observação de normas de quadros, gráficos	7	
<b>TOTAL (A nota final será ajustada para no máximo 10,0)</b>	<b>100 PONTOS</b>	

*“4.2. Ao final de cada uma das provas do Processo Seletivo Simplificado, cada membro da Banca Examinadora atribuirá ao candidato uma nota de 0,0 (zero) a 10,0 (dez). A nota final de cada prova será calculada pela média aritmética simples das notas atribuídas por cada membro de banca, sem arredondamentos, com uma casa decimal.”* (Fragmento retirado do Edital de Condições Gerais)

## **BIBLIOGRAFIA:**

BOYLESTAD, R.; NASHELSKY, L. "Dispositivos Eletrônicos e Teoria de Circuitos". 11<sup>a</sup>. ed. Pearson, 2013.

SEDRA, A. S.; SMITH K. C. "Microeletrônica". 5. ed. São Paulo: Pearson, 2005.

MALVINO, A. P. "Eletrônica". 4. ed. São Paulo: Pearson, 2007.

TOCCI, R. J.; WIDMER, N.S.; MOSS, G. L. "Sistemas Digitais: Princípios e Aplicações".  
11<sup>a</sup> Ed. São Paulo: Pearson, 2011.

TANENBAUM, A. S. "Redes de Computadores". 4<sup>a</sup> Edição. Editora Campus, 2003

COMER, D. E. "Redes de Computadores e Internet". 6<sup>a</sup> Edição. Bookman, 2016